

科目名	ディジタル回路	英語科目名	Digital Circuits	
開講年度・学期	平成 28 年度 前期	対象学科・専攻・学年	電気電子創造工学科 4 年生	
授業形態	講義	必修 or 選択	必修	
単位数	1 単位	単位種類	学修単位(講義 B・演習)	
担当教員	今成一雄	居室（もしくは所属）	電電・物質棟 2 階	
電話	内線 232	E-mail	imanari@小山高専ドメイン	
授業の到達目標	授業到達目標との対応			
	小山高専の 教育方針	学習・教育到達 目標 (JABEE)	JABEE 基 準	
	1. 各種ディジタル素子の動作を説明できる。	④	A	d-1, g
	2. 各種ディジタル素子の特性を説明できる。	④	A	d-1, g
3. 基本的なディジタル回路を設計できる。	④	A	d-1, g	
各到達目標に対する達成度の具体的な評価方法				
到達目標 1、2:課題および中間試験において 60 % 以上の成績で達成とする。				
到達目標3 :課題および定期試験において 60 % 以上の成績で達成とする。				
評価方法				
全ての課題が〆切までに提出されていることが、再試験受験資格を含む評価最低条件である。 中間試験と期末試験の相加平均を 90%、課題を 10%として評価する。 試験時間は 90 分とし、教科書・参考書・コピー・電卓等の持ち込みは、原則的に認めない。				
授業内容	授業内容に対する自学自習項目		自学自習 時間	
1. 数体系とコード	授業後、教科書第 1・2 章の教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
2. 論理代数と正・負論理	教科書第 3 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
3. カルノー図と DNF, CNF	教科書第 4 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
4. ゲート IC の種類とその特性	教科書第 5 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
5. 基本ゲート回路	教科書第 6 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
6. フリップフロップ	教科書第 7 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
7. カウンタ	教科書第 8 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
8. 中間試験	試験勉強に代える。		1	
9. 中間試験 模範解答と解説 ワンショットマルチ	教科書第 9 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
10. シフトレジスタ	教科書第 10 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
11. マルチプレクサとデマルチプレクサ	教科書第 11 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
12. エンコーダとデコーダ	教科書第 12 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
13. Ex-OR ゲートの応用	教科書第 13 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
14. 演算回路	教科書第 14 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて次回授業の開始前までに提出する。		1	
15. DA／AD コンバータ	教科書第 15・16 章を予習して授業に臨み、授業後、教員指定の章末問題を解答し、報告書にまとめて1週間以内に提出する。		1	
(定期試験)				
16.定期試験返却・解説				
自学自習時間合計			15	
キーワード	アナログ、ディジタル、TTL、ゲート回路、組合せ回路、順序回路、DA／AD コンバータ			
教科書	伊藤規之「ディジタル回路」日本理工出版会(1986).			
参考書	中村次男「ディジタル回路の基礎」日本理工出版会(1992). 西野 聡「IC 論理回路入門 第 2 版」日刊工業新聞社(2002).			
カリキュラム中の位置づけ				
前年度までの関連科目	電気回路Ⅲ・Ⅳ、電子回路Ⅰ・Ⅱ			
現学年の関連科目	回路設計論、電子デバイス工学			
次年度以降の関連科目	集積回路設計、卒業研究			
連絡事項				
理解困難な点は随時学習相談に応じる。電子メールでも受け付ける。				
シラバス作成年月日	平成 28 年 1 月 18 日作成			